

Simulasi Algoritma *Rerouting* dan Prosedur *Contention Controller* pada Sistem Penyambungan ATM

^{#1}Yudhitya SORRENTI, ^{#2}Wahyul Amien SYAFELI, ^{#3}Imam SANTOSO
[#]Jurusan Teknik Elektro, Fakultas Teknik, Universitas Diponegoro, Semarang
¹yudhityasorrenti@yahoo.com, ³imamstso@undip.ac.id

Abstract - An ATM (Asynchronous Transfer Mode) switching system is designed to operate at high speeds and can serve a variety of traffic type with quality services. One of the technology could improve the performance of an ATM connection is rerouting algorithm include Controller Contention procedure as the procedure of operation.

Rerouting algorithm is an algorithm that is able to overcome the routing conflict at a certain level, and restore the routing according to destination address. **Contention Procedure Controller** is a controller that is located in the connection element is used to determine the route, can proceed or not. This procedure is found on the rerouting algorithm using Banyan networks that have a single point in the framework of connections in ATM switching.

In this research a simulation was designed to simulate the rerouting algorithm both without conflict and with conflict at various levels. **Controller Contention Procedure** aims to provide a detailed description when conflicts occur in switching elements and the duty to select ATM routing cells based on its RNS value. This procedure should refer to the rerouting algorithm and generate output according to the algorithm.

Keywords - rerouting algorithm, Contention Controller, ATM switching, Banyan network.

I. PENDAHULUAN

Di dalam arsitektur sistem penyambungan ATM terdiri dari beberapa bagian diantaranya rangka sambungan (*switch fabric*). Rangka sambungan juga beraneka ragam, salah satunya adalah jaringan Banyan, yaitu jaringan interkoneksi tingkat jamak. Jaringan ini memiliki kontrol *routing* berdasarkan kontrol bitnya, dikenal sebagai *rerouting*. Sedangkan prosedur *contention controller* sendiri merupakan bagian dari perutingan apabila terjadi bloking yaitu terjadi lebih dari satu sel ATM yang dirutingkan.

Algoritma *rerouting* bekerja pada suatu algoritma interkoneksi tingkat jamak tertentu. Pada algoritma *rerouting* ini setiap sel yang datang akan dirutingkan melalui tingkat – tingkat yang ada pada jaringan sesuai dengan tanda jalurnya. Setiap kali terjadi konflik pada tingkat ke- t maka proses akan diulang pada tingkat ke $t+1$.

Prosedur *contention controller* merupakan suatu teknik pengontrolan sel yang terdapat pada pada elemen penyambungan. Setiap sel yang datang memasuki elemen penyambungan akan dijalankan sesuai dengan tujuan yang terdapat pada tanda jalur. Apabila terdapat lebih dari satu sel ATM yang dirutingkan, maka sel-sel ini akan mengantri di penyangga (*buffer*) untuk menunggu giliran berdasarkan skala

prioritas. Melalui mekanisme ini, sel-sel tersebut akan diputuskan diterima atau ditolak.

Berdasarkan hal tersebut pada penelitian ini diamati performa jaringan saat terjadi konflik dengan membuat suatu model simulasi algoritma *Rerouting* dan prosedur *Contention Controller* yang terdapat pada jaringan Banyan sebagai salah satu rangka sambungan pada sistem penyambungan ATM.

II. TINJAUAN UMUM MENGENAI ATM, JARINGAN PENYAMBUNGAN ATM DAN ALGORITMA *REROUTING*

A. Asynchronous Transfer Mode (ATM)

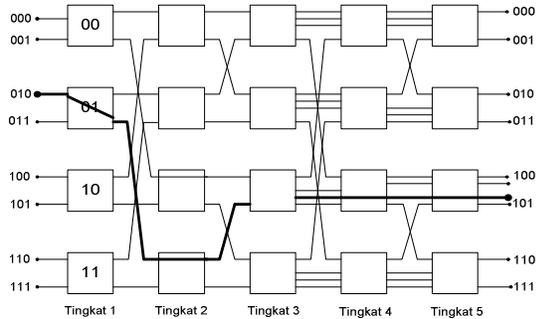
Asynchronous Transfer Mode (ATM), yang kadang-kadang ditunjukkan sebagai sel *relay*, merupakan titik kulminasi dari keseluruhan perkembangan yang terjadi dalam penyambungan sirkuit dan penyambungan paket selama 25 tahun terakhir. ATM dapat dipandang sebagai suatu evolusi *frame relay*. Perbedaan yang sangat jelas antara *frame relay* dan ATM adalah bahwa *frame relay* menggunakan paket panjang-bervariasi yang disebut bingkai, sedangkan ATM menggunakan paket panjang-tetap yang disebut dengan sel. Sebagaimana *frame relay*, ATM menyediakan sedikit *overhead* untuk mengontrol kesalahan, tergantung pada reabilitas yang melekat pada sistem transmisi serta pada lapisan logika yang lebih tinggi di akhir sistem untuk menangkap dan memperbaiki kesalahan. Dengan menggunakan paket panjang-tetap, proses *overhead* dapat dikurangi bahkan lebih jauh untuk ATM yang dibandingkan dengan *frame relay*. Hasilnya adalah ATM dirancang sedemikian rupa agar mampu bekerja dalam kisaran 10 sampai 100 Mbps serta untuk kisaran Gbps.

Model transfer *asynchronous* memakai sel-sel

B. Jaringan Banyan

Jaringan Banyan memiliki properti ruting. Meskipun ruter global, elemen penyambungan secara individu memungkinkan merutingkan sel secara tepat. Strategi ruting untuk setiap elemen penyambungan pada tingkat ke- t terlihat bit ke- k yang menunjukkan alamat tujuan dari sel dan mengirimkan sel tersebut ke bagian keluaran ‘atas’ jika bit tersebut adalah 0, dan menuju ke ‘bawah’ bila keluaran bit adalah 1. Pada gambar 4 terdapat 8x8 jaringan Banyan, dan mencontohkan sebuah self-ruting. Sel tiba di masukan 010 dengan tujuan 101. Pada tingkat pertama dirutingkan ke bagian keluaran bawah karena bit pertama alamat tujuan adalah 1. Pada tingkat kedua,

sel dirutingkan ke bagian keluaran atas karena bit kedua adalah 0, dan tingkat terakhir adalah ke bagian keluaran bawah karena bit terakhir dari alamat tujuan adalah 1. Maka didapatkan arah alamat yang otomatis memiliki tujuan yang diinginkan, tanpa memperdulikan dimana bagian masukan dimulai.



Gambar 1 Self-Ruting Penyambungan Jaringan Banyan 8x8

Algoritma Rerouting dan Prosedur Contention Controller

Berikut ini merupakan contoh yang merupakan bagian dari penjelasan *routing* sel dari garis masukan 000 ke garis masukan 101. Langkah-langkah *routing*-nya adalah sebagai berikut :

- 1) Karena jaringan yang digunakan adalah jaringan Banyan dengan ukuran $(N) = 8$, maka $RNS = \log_2 8 = 3$.
- 2) Alamat bit tujuan (δ) dihitung dengan rumus :

$$\delta = d_j \text{ dengan } j = (n - 1) - (k - 1) \text{ mod}(n - 1)$$

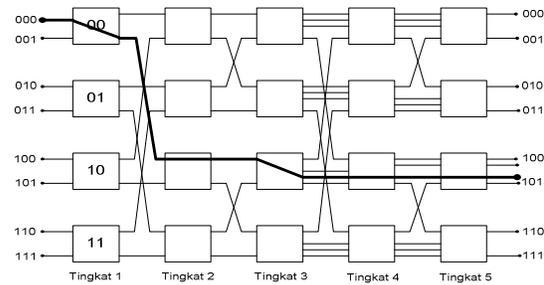
Contoh : alamat tujuan $(Fd) = 101 = d_2 d_1 d_0$

- 3) Untuk $k = 1$ (tingkat satu) dengan RNS 3, sehingga

$$j = (3 - 1) - (1 - 1) \text{ mod}(3 - 1) = 2$$

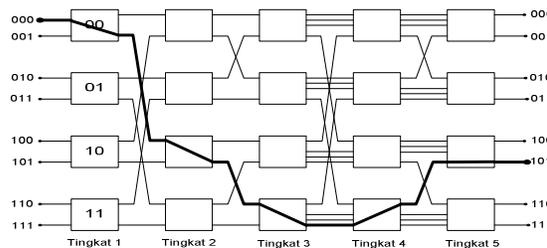
diketahui $d_2 = 1$, jadi bit tujuan (δ) - nya adalah 1. Sehingga elemen penyambungan (EP) = $[00]_1$ mengurangi RNS menjadi 2. Dan melewati sel ATM menuju EP $[10]_2$ melalui *outlet* $[001]_1^0$.

- 4) Untuk tingkat $k = 2$ (tingkat kedua) dengan RNS = 2, $j = 1$, $\delta = d_1$ diketahui $d_1 = 0$. Jadi bit tujuan-nya adalah 0. Sehingga EP $[10]_2$ mengurangi RNS menjadi 1 dan melewati sel ATM menuju EP $[10]_3$ melalui alamat tujuan $[100]_2^0$.
- 5) Untuk $k = 3$ (tingkat ketiga) dengan RNS = 1, karena RNS = 1, maka EP $[10]_3$ mengurangi RNS menjadi 0 dan merutekan sel ATM menuju tujuan akhir melalui alamat tujuan $[101]_3^1$ (*bypass link*). Gambar contoh *routing* pada Gambar 2.



Gambar 2 Algoritma Rerouting sel dari 000 menuju 101

Apabila terjadi konflik di tingkat ke- $k+1$, maka jalur *routing* akan diulang pada tingkat ke- k dengan cara RNS-nya kembali ke sebelumnya (tidak berkurang satu).

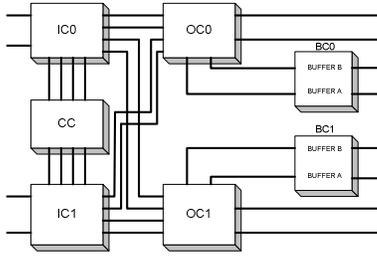


Gambar 3 Algoritma Rerouting dari 000 ke 101 dan terjadi konflik pada tingkat ke - 2

Pada gambar 3 diperlihatkan apabila terjadi konflik di tingkat ke-2. Dengan algoritma *Rerouting*, maka dapat diatasi sebagai berikut. Pada tingkat ke-1 nilai RNS bernilai 3, dan mengendalikan bit ke-3 pada alamat tujuan $[101]$, yaitu 1 (mulai dari LSB paling kiri). Pada tingkat ke-2, RNS berkurang menjadi 2, mengendalikan bit ke-2 yaitu 0, namun pada tingkat ini terjadi konflik. Sehingga bit tidak sesuai tujuan. Maka pada tingkat ke-3, seharusnya RNS menjadi 1, RNS kembali berulang menjadi 2. Selanjutnya, *routing* berlangsung hingga tiba di alamat tujuan.

Prosedur *Contention Controller* merupakan komponen pengendali dalam elemen penyambungan pada algoritma *Rerouting*. Dapat dikatakan pula, prosedur *contention controller* merupakan gambaran secara terperinci mengenai apa yang terjadi pada suatu titik elemen penyambungan.

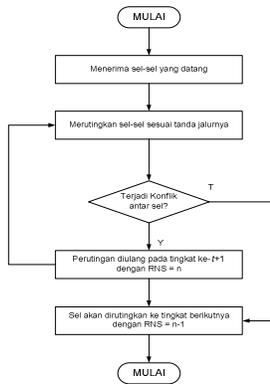
Pada penamaannya, prosedur *Contention Controller* diambil dari salah satu komponen pengendalinya. Pada prosedur ini, yang mewakili satu titik elemen penyambungan, akan dimulai pada masing- masing pengendali masukan (*input controller*) Pada gambar 4 merupakan blok diagram prinsip kerja dari prosedur *Contention Controller* pada suatu tingkat tertentu.



Gambar 4 Blok Diagram Prosedur Contention Controller

III. PERANCANGAN ALGORITMA REROUTING DAN PROSEDUR CONTENTION CONTROLLER

Algoritma Rerouting Diagram Alir



Gambar 5 Diagram Alir Algoritma rerouting

Penentuan Kondisi Alamat

Alamat disini terbagi menjadi dua, yaitu Asal dan Tujuan. Masing-masing terdiri dari bit-bit yang memiliki nilai RNS = 3, sehingga $N = 2^3 = 8$. Nilai N merupakan suatu variasi dari masukan dan keluaran pada suatu jaringan Banyan.

Keadaan

Keadaan yang disimulasikan yaitu tanpa Konflik, Konflik Tingkat ke-1, Konflik Tingkat ke-2, dan Konflik Tingkat ke-3.

Perancangan Program Rute

Pada *code editor* dituliskan beberapa kode program berupa prosedur, diantaranya bertujuan untuk mendaftarkan komponen Rute, mendefinisikan Rute, menentukan posisi Rute, menentukan besar nilai maksimum Rute, menentukan warna Rute, menentukan jalannya Rute, menampilkan Rute, dan menentukan bila Rute satu melewati Rute berikutnya.

Switching

Di elemen penyambungan akan terjadi :

- 1) Pendeteksian jumlah alamat bit, harus berjumlah 3 bit.
- 2) Pendeteksian nilai RNS, jika belum mencapai 0 maka akan berkurang setelah melewati elemen ini.
- 3) Bit tujuan merupakan nilai RNS pada elemen tersebut.

URerouting

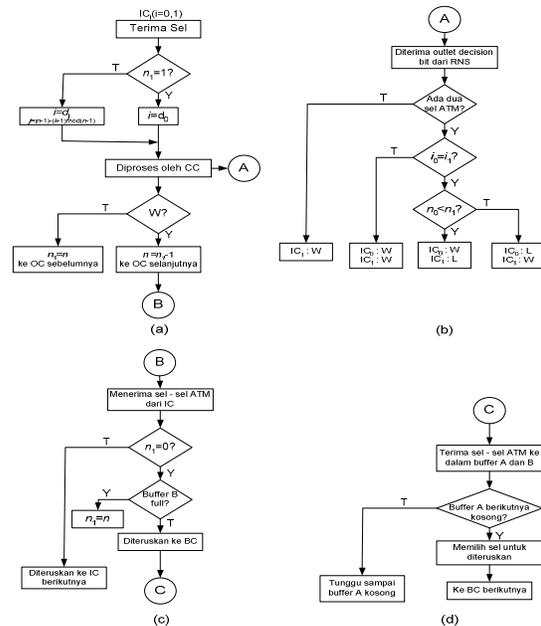
Pada *unit* ini berisi program utama yang akan mendefinisikan jalannya simulasi. Mulai dengan menentukan kondisi yaitu alamat Asal dan Tujuan. Selanjutnya menentukan pilihan Keadaan, dan menjalankan simulasi.

Prosedur Contention Controller

Kondisi Inisialisasi

Sebelum simulasi dijalankan, terlebih dahulu akan dilakukan suatu inisialisasi yang bertujuan di antaranya :

- 1) Menentukan pilihan masukan yang hendak diisi, IC0, IC1 ataupun keduanya.
- 2) Mengisi alamat bit tujuan dan RNS pada IC0 maupun IC1.
- 3) Menentukan pilihan untuk mengisi Buffer A atau Buffer B, boleh tidak diisi.
- 4) Mengisi alamat bit tujuan pada Buffer A atau Buffer B.



Gambar 6 Diagram Alir Contention Controller (a) IC (b) CC (c) OC (d) BC

Perancangan Program Contention

Pada *unit* ini akan berisi program utama yang terdiri dari memberi masukan inisialisasi, menjalankan simulasi, menata ulang komponen, dan keluar dari simulasi.

UContentionController

UContentionController merupakan *unit* yang berisikan kode program untuk mengontrol masing-masing cara kerja dari blok-blok *controller* yang menyusun operasi prosedur ini secara keseluruhan. Kode program dituliskan berdasarkan diagram alir pada gambar.

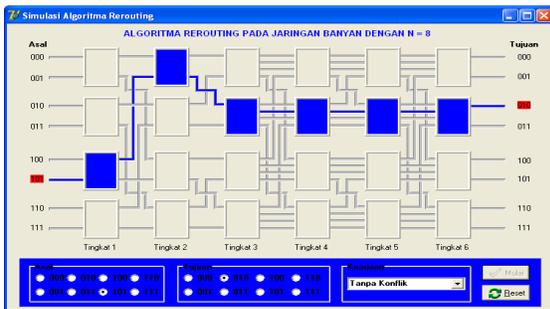
UInit

Pada *unit* ini berisi kode program proses Inisialisasi. Pada Inisialisasi, akan dilakukan pengecekan pengisian baik itu bit tujuan maupun nilai RNS. Alamat bit tujuan harus memiliki tiga bit yang terdiri dua bilangan biner yaitu 0 dan 1. Sedangkan nilai RNS hanya berkisar antara 1, 2, atau 3, tidak boleh selain angka tersebut.

IV. PENGUJIAN PROGRAM DAN ANALISIS

Pada Bab ini akan dijelaskan implementasi dari program yang telah dirancang. Berikut ini merupakan hasil pengujian program untuk beberapa kondisi yang telah ditentukan.

Simulasi Algoritma Rerouting Tanpa Konflik



Gambar 7 Tampilan dari [101] menuju [010] dengan Algoritma Rerouting Tanpa Konflik

Pada gambar 7 ditampilkan *routing* dari ‘Asal’ [101] dan ‘Tujuan’ [010]. Setelah itu, akan dicek dengan menggunakan Algoritma Rerouting, sudah memenuhi atau belum.

Dari proses *routing* yang telah dicek dengan menggunakan Algoritma Rerouting tadi, tampilan yang dihasilkan akan sesuai dengan gambar 7.

Untuk berbagai variasi ‘Asal’ dan ‘Tujuan’, diperoleh tampilan yang sesuai bila dicek dengan menggunakan Algoritma Rerouting.

Routing dengan Konflik
Konflik di Tingkat ke-1

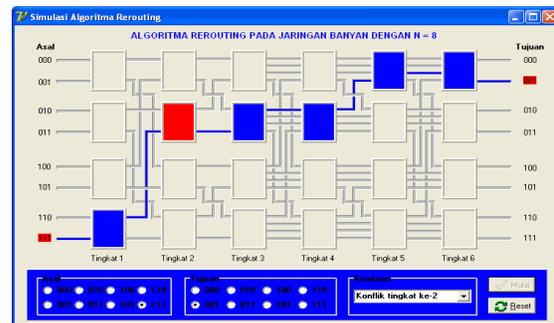
Konflik tidak dapat terjadi di tingkat ke-1. Berikut ini penjelasan yang mendasari hal tersebut.

Apabila konflik terjadi di tingkat ke-1, maka pada tingkat ke-2 akan diulang nilai RNS-nya, yaitu tetap menjadi 3. Dengan mengasumsikan konflik sebagai lebih dari satu sel ATM yang datang, maka pada elemen penyambungan di tingkat itu akan dicek nilai RNS-nya. Sedangkan konflik di tingkat ke-1, belum terjadi pengurangan RNS (dalam

pengertian tidak memiliki nilai sisa pada tingkat tersebut). Hal ini yang menyebabkan konflik tidak mungkin terjadi pada tingkat ke-1, karena tidak sesuai dengan Algoritma Rerouting.

Konflik di Tingkat ke-2

Untuk berbagai variasi ‘Asal’ dan ‘Tujuan’, diperoleh *routing* yang tepat bila dicek dengan menggunakan Algoritma Rerouting. Sehingga dapat disimpulkan *routing* Keadaan Konflik tingkat ke-2 ini sesuai dengan Algoritma Rerouting, apabila menggunakan jaringan Banyan dengan $N = 8$.



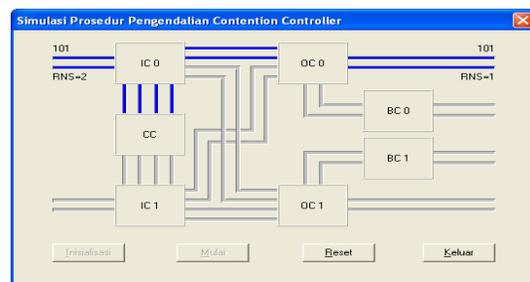
Gambar 8 Tampilan dari [111] menuju [001] dengan Algoritma Rerouting bila terjadi Konflik Tingkat ke-2

Konflik di Tingkat ke-3

Sebagian besar *routing* dengan keadaan konflik di tingkat ke-3, menghasilkan alamat tujuan yang tidak tepat. Hal ini dikarenakan *routing link* dan *bypass link* yang menyusun jaringan Banyan ini mengendalikan bit sesuai keluaran *link-link* di tiap-tiap elemen penyambungan, pada saat dicek dengan Algoritma Rerouting. Dan hanya dapat diatasi dengan merubah susunan jaringan Banyan dengan nilai N yang lebih besar. Oleh karena itu Simulasi Algoritma Rerouting ini tidak dapat berlaku pada konflik di tingkat ke-3.

Simulasi Prosedur Contention Controller
Inisialisasi Hanya pada IC0

Pada IC0 akan diisi bit tujuan [101] dengan RNS = 2. Seperti pada gambar 9. Hasil simulasi dapat dilihat pada gambar 10, rute diberi warna biru menandakan bahwa berasal dari IC0. Selanjutnya akan menuju OC0, karena pada bit tujuan akan menuju ke 0, RNS akan berkurang menjadi 1.



Gambar 10 Tampilan Simulasi Contention Controller dengan tujuan [101] dan RNS = 2 di IC0

Hasil pengisian hanya pada masukan IC0 tidak akan menimbulkan *Loss* dimasing-masing masukan, sehingga tidak akan menimbulkan konflik.

Inisialisasi Hanya pada IC1

Pada IC1 akan diisi bit [001] dengan RNS 3. Maka rute akan berwarna merah hingga keluaran. Karena RNS = 3, maka bit tujuan akan menuju OC0, dan RNS berkurang menjadi 2.

Hasil pengisian hanya pada masukan IC1 tidak akan menimbulkan *Loss* di tiap masukan, sehingga tidak akan menimbulkan konflik.

Inisialisasi Hanya pada IC0 dan IC1

Hasil pengisian pada kedua masukan ini akan menghasilkan *Loss* pada kondisi bila bit tujuan yang dihasilkan adalah sama.

Inisialisasi pada IC0, IC1 dan Buffer B

Buffer B merupakan penyangga pada elemen penyambungan apabila nilai RNS keluaran setelah diproses dengan Algoritma *Rerouting* berkurang menjadi 0. Pada inisialisasi dengan penambahan sel di *Buffer B*, sel-ATM pada masing-masing IC, nilai RNS-nya tidak boleh 1 karena sel akan dinyatakan konflik dan mengalami *loss*. Karena *Buffer B* diisi penuh oleh sel ATM, sehingga sel yang nilainya sudah 1 dan berkurang menjadi 0 tidak dapat menuju *Buffer B*.

Namun bila RNS pada masing-masing IC tidak bernilai 1, maka tampilan simulasi akan berwarna putih yang keluar dari BC0 dan BC1 menandakan pada *Buffer B* yang tadi terisi akan dilanjutkan menuju *Buffer A* di IC pada tingkat berikutnya.

Inisialisasi pada IC0, IC1 dan Buffer A

Pada inisialisasi ini akan diisi *Buffer A* dalam keadaan penuh, IC0 dan IC1 juga diisi masing-masing dengan [001] RNS = 2 dan [111] RNS = 3. Maka keluaran BC0 dan BC1 akan berwarna hitam, yang menandakan *Buffer A* yang terisi tadi dilanjutkan menuju *Buffer A* di IC pada tingkat berikutnya.

Cara kerja *Buffer A* berbeda dengan *Buffer B*, karena pengisian *Buffer A* tidak mempengaruhi *Contention Controller*. Apabila nilai RNS pada masukan berkurang menjadi 0, maka akan dilanjutkan ke *Buffer B*. Sehingga tidak mengakibatkan *loss* pada masing-masing masukan.

V. PENUTUP

Setelah merancang dan mensimulasikan Algoritma *Rerouting* dan Prosedur *Contention Controller*, maka diperoleh hasil-hasil yang dapat disimpulkan sebagai berikut :

Simulasi Algoritma *Rerouting* jaringan Banyan dengan $N = 8$ merupakan *routing* pada sistem penyambungan ATM menggunakan jaringan Banyan dengan $N = 2^n$. Sehingga menghasilkan nilai $n = 3$, yaitu nilai RNS yang berfungsi mengendalikan bit pada suatu alamat tujuan.

Konflik yang terjadi pada simulasi Algoritma *Rerouting* hanya terjadi pada tingkat ke-2 saja, karena memenuhi algoritma dan mencapai alamat tujuan dengan tepat.

Konflik pada tingkat ke-1 tidak dapat terjadi, karena nilai RNS di tingkat ke-1 merupakan asumsi nilai RNS awal dan belum terjadi pengurangan nilai RNS (dalam pengertian tidak memiliki nilai sisa pada tingkat ke-1) sebagai parameter perutingan.

Konflik pada tingkat ke-3 tidak dapat terjadi pada jaringan Banyan dengan $N = 8$, karena sebagian besar alamat tujuan yang dihasilkan tidak sesuai dengan penggunaan Algoritma *Rerouting*.

Konflik di tingkat 4, 5, dan 6 tidak dapat terjadi karena nilai RNS sudah berkurang menjadi 0 sehingga Algoritma *Rerouting* tidak dapat digunakan.

Pada simulasi Prosedur *Contention Controller* konflik hanya dapat terjadi bila salah satu masukan IC mengalami *Loss*, Algoritma *Rerouting* dilanjutkan di tingkat berikutnya.

Pengisian *Buffer B* dapat menyebabkan konflik, bila salah satu masukan memiliki RNS 1. Pengisian *Buffer A* tidak menimbulkan gangguan *Loss* pada proses di *Contention Controller*, sehingga tidak akan menyebabkan konflik.

Untuk penelitian mendatang bisa dibuat simulasi Algoritma *Rerouting* menggunakan jaringan Banyan dengan nilai $N > 8$ dan *Contention Controller* bertingkat, sehingga konflik yang terjadi dapat diamati dan divariasikan pada tingkat lebih besar dari 2.

DAFTAR PUSTAKA

- [1] Brown, Timothy X, *Neural Network Design for Switching Network Control*, California Institute of Technology Pasadena, California, 1991.
- [2] Chen, Thomas M and Liu, Stephen S, *ATM Switching*, Chapter to appear in Wiley Encyclopedia of Telecommunications and Signal Processing, John Proakis, ed December, 2002.
- [3] Godbole, Achyut S, *Data Communication and Network*, International Edition, MCGraw-Hill Education (Asia), 2003.
- [4] Madcoms, *Pemrograman Borland Delphi 7 (Jilid 1)*, Penerbit Andi Yogyakarta, 2003.
- [5] Rumani.M,R dan Husin, Ahmad, *Analisis dan Simulasi Algoritma Rerouting dan Prosedur Contention Controller untuk Meningkatkan Unjuk Kerja Sistem Penyambungan ATM*, Elektro Indonesia No. 46 Thn IX, 2003.
- [6] Salisbury, C and Melhem, R, *Distributed, Dynamic Control of Circuit-Switched Banyan Networks*, Departement of Computer Science, University of Pittsburgh.
- [7] Shigeo Urushidani, Masayasu Yamaguchi, Tsuyoshi Yamamoto, *A High-Performance Switch Architecture for Free-Space Photonic Switching System*, Paper in IEICE TRANS.ELECTRON Vol.E82-C No.2 February 1999.
- [8] Stallings, William, *Komunikasi Data dan Komputer*, MCMillman Publishing Company, 1994.
- [9] Stallings, Wiliam, *ISDN and Broadband ISDN with Frame Relay and ATM*, 3rd edition, Prentice-Hall, 1995.